

**Calcolatori Elettronici II (A-L)**  
**Prova di esonero (28 giugno 2002)**

*Cognome e nome* \_\_\_\_\_

*Matricola* \_\_\_\_\_

L'interfaccia IFMAX riceve in continuazione da un bus esterno EXTDATA<sub>0-15</sub> dati numerici paralleli a 16 bit in complemento a 2, sincronizzati a un clock esterno EXTCLK con frequenza 1 MHz. Su comando dalla CPU PD32, IFMAX esamina un blocco di 256 dati consecutivi, calcola il massimo  $V_{\max}$  dei valori presenti nel blocco, e trasmette il risultato alla CPU. A sua volta, la CPU mantiene in una variabile VMINMAX il minimo dei valori  $V_{\max}$  ricevuti.

Progettare l'interfaccia IFMAX e codificare il relativo software di pilotaggio.