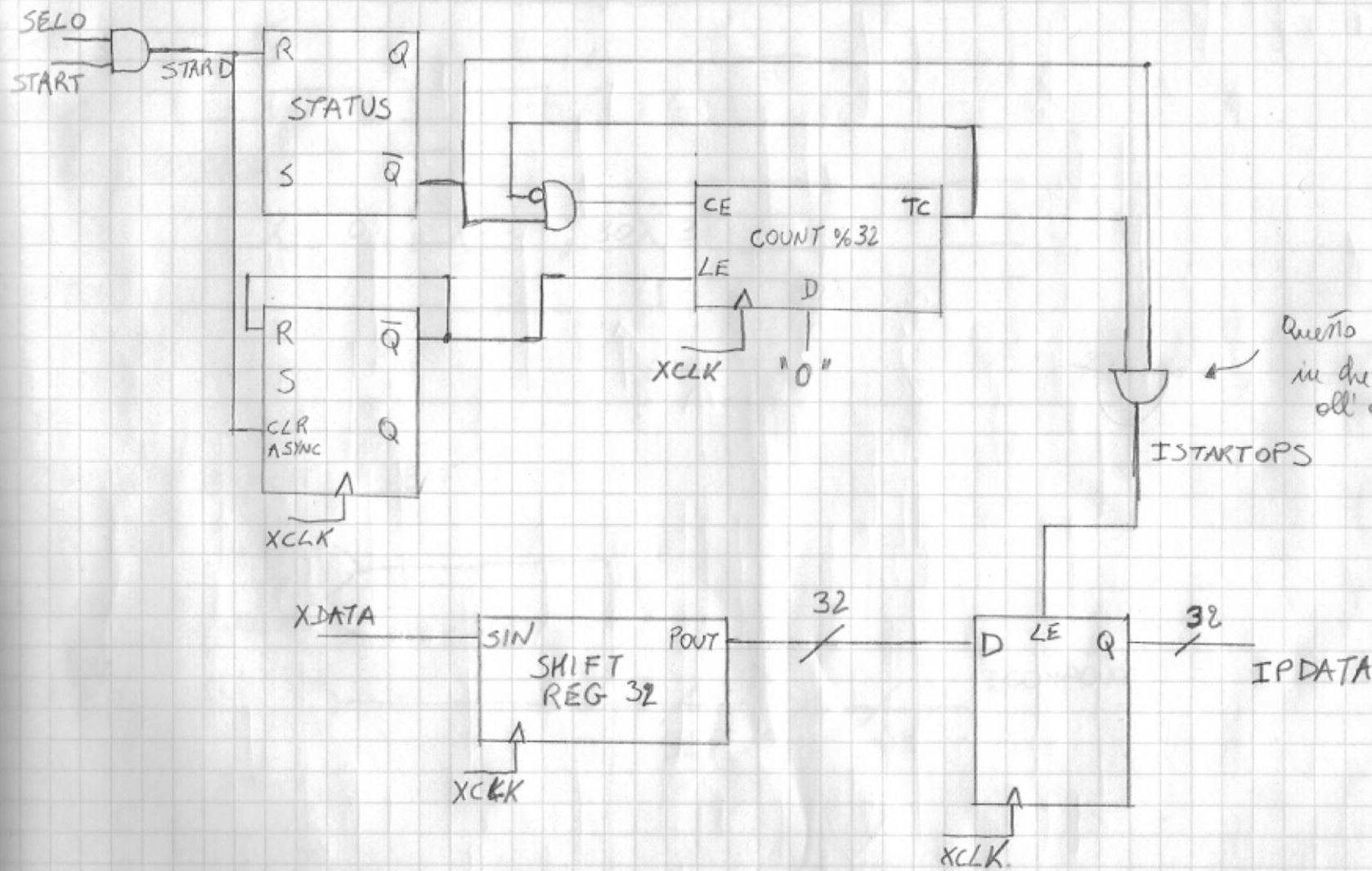
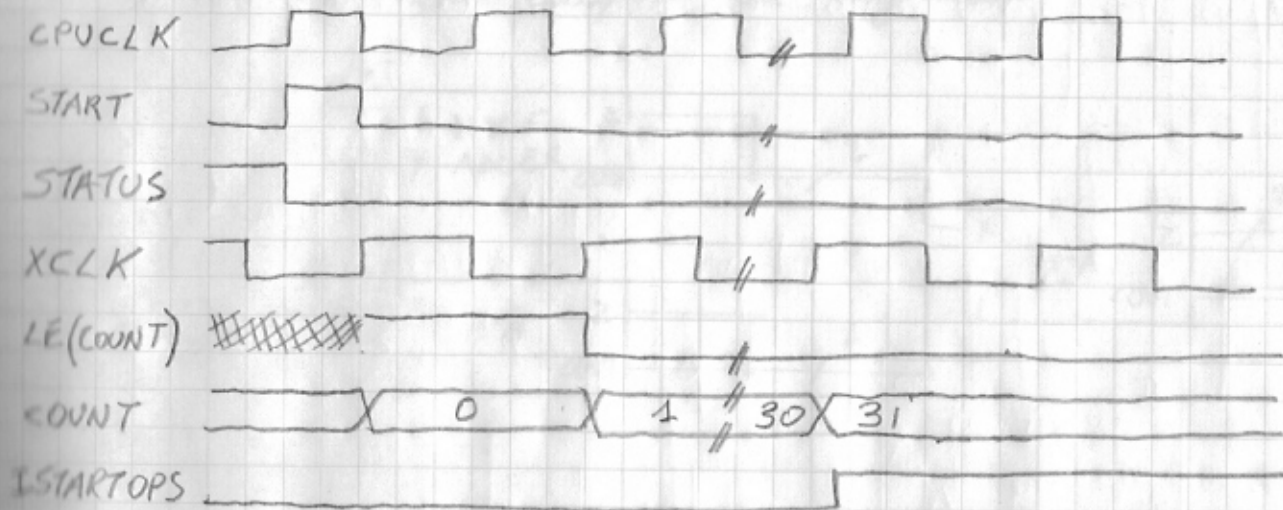


Questa porta riconosce quando lo shift register è "pieno" con tutti e 32 i bit necessari, partendo dal momento in cui viene dato lo START dalla CPU

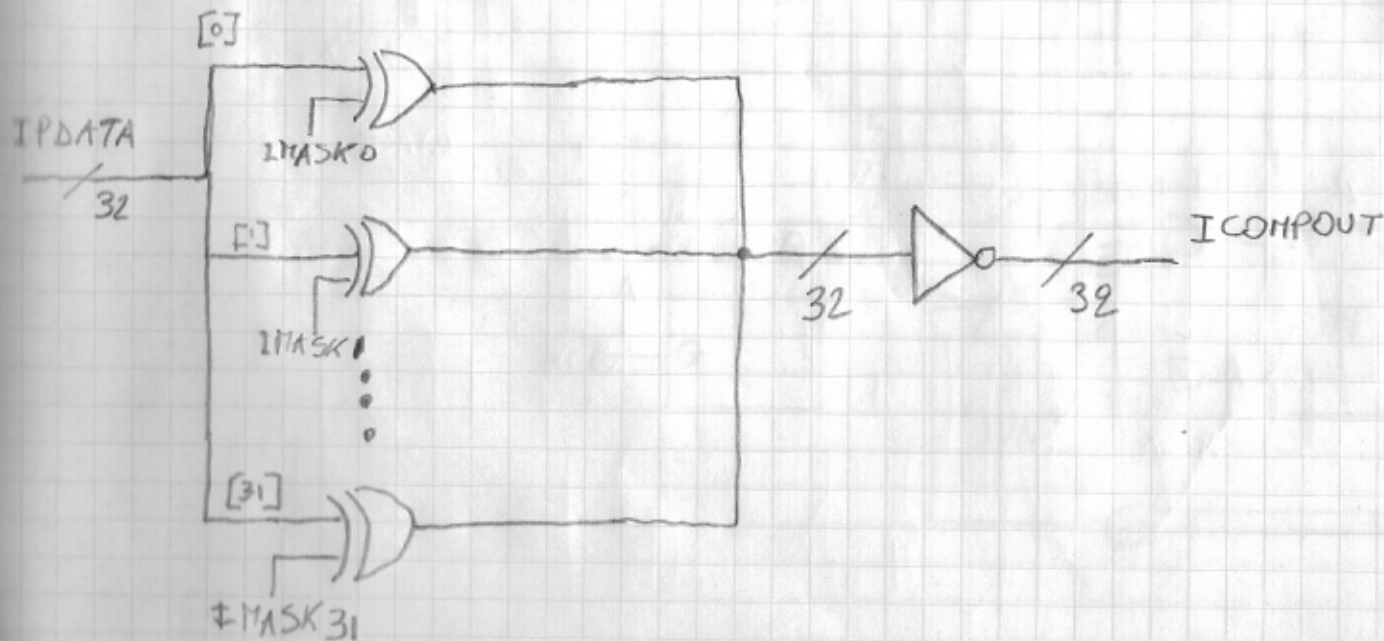


Questo perché non sappiamo in che stato è TC all'occorrenza delle macchine

# TEMPORIZZAZIONE 1ª PARTE



# COMPARATORE BIT A BIT!



CIRCUITO per il conteggio degli "1" presenti in una stringa di bit. Viene utilizzato un altro componente da Half adder.

