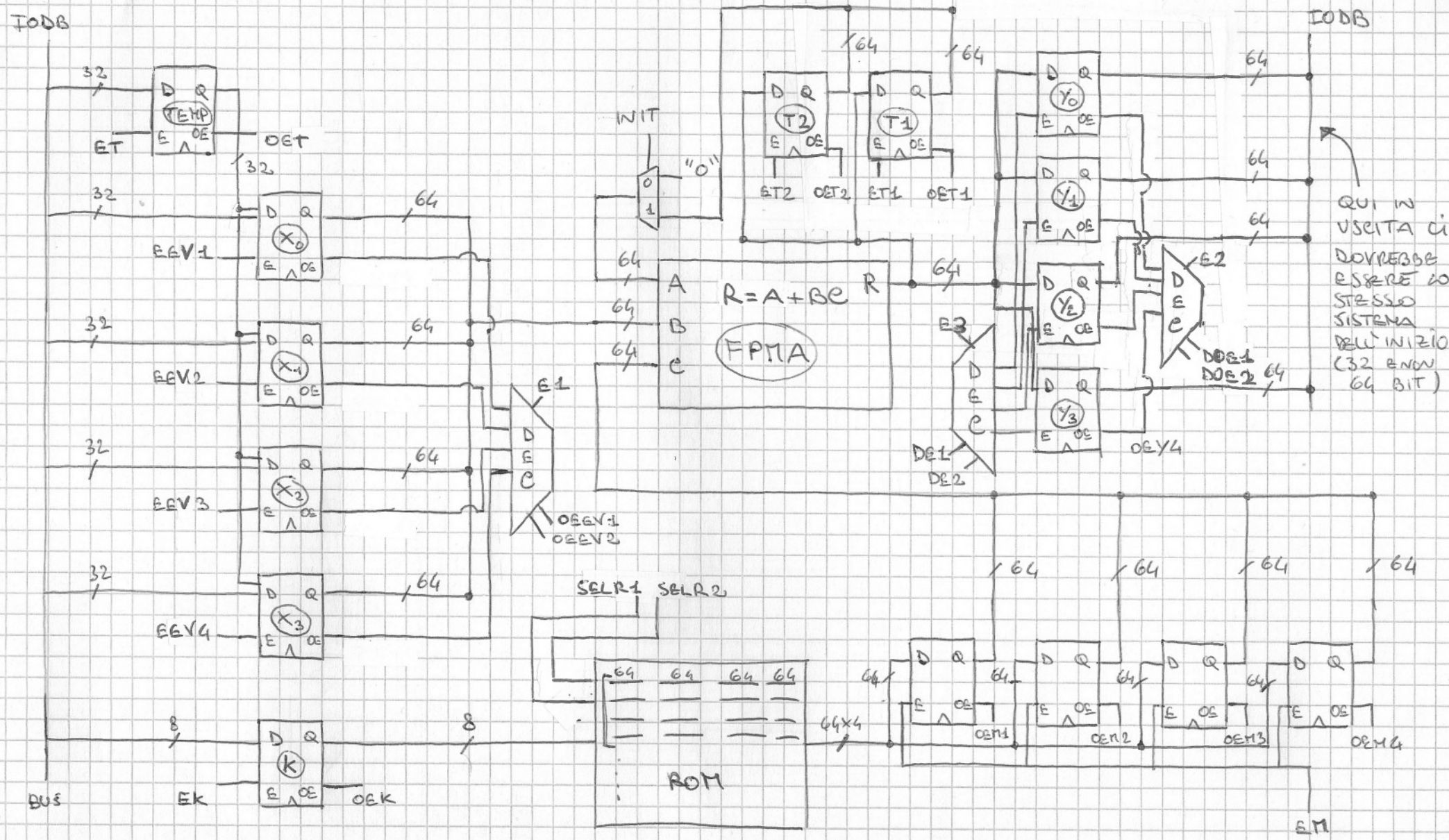


• ESEMPIO PROGETTO : CALCOLATORI II , 14/08/06



QUI IN USCITA CI DOVREBBE ESSERE LO STESSO SISTEMA DELL'INIZIO (32 ENON 64 BIT)

# Controlli SCO:

	#1	#2	R	#3	R	#4	R	#5	#6	#7	#8	#9	#10	#11	#12	R	#13	#14	R	#15	#16	R	#17
BT	1	0	P	0	P	0	P	0	0							P	0		P	0	0	P	0
OET	0	1	E	1	E	1	E	1	0							E	1		E	0	0	E	1
BEV1	0	1	T	0	T	0	T	0	0							T	0		T	0	0	T	0
BEV2	0	0	0	1	0	0	0	0	0							0			0	0	0	0	0
BEV3	0	0	0	0	0	1	0	0	0							0			0	0	0	0	0
BEV4	0	0	L	0	L	0	L	1	0							L			L			L	
E1			A		A		A				1	1	1	1		A	1		A	1		A	1
OBEV1											0	0	1	1		0	1		0	1		0	1
OBEV2			F		F		F				0	1	0	1		F	1		F	1		F	1
OK	0	0	A	0	A	0	A	0	1	0						A			A		0	A	
OOK	0	0	S	0	S	0	S	0	0	1						S			S		1	S	
SELR1			E		E		E									E			E			E	
SELR2																							
EM			1		1		1																
OEM1											1	0	0	0	0		0			1	0		0
OEM2											0	0	1	0	0		0			0	0		0
OEM3											0	0	0	1	0		0			0	0		0
OEM4											0	0	0	0	1		0			0	0		0
E3											1	0	0	0	0		1			1	0		1
DE1											0	0	0	0	0		0			0	0		0
DE2											0	0	0	0	0		0			0	0		0
E2											1	0	0	0	0		1			1	0		1
DOE1											0	1	1	1			0			0	1		1
DOE2											0	0	0	0	0		0			0	0		0
INT											1	0	1	0	0		1			1	0		1
IRQ											0	1	0	0	0		0			0	0		0
ET2											0	0	1	0	0		0			0	0		0
EOT2											1	0	1	0	0		1			1	0		1
ET1											0	1	0	1	0		0			0	0		0
EOT1											0	1	0	1	0		1			1	0		1

## • LEGENDA:

- #1 ÷ #6: INIZIALIZZAZIONE DEI REGISTRI
- #7: LETTURA DELLA PRIMA RIGA DELLA MATRICE E CARICAMENTO IN 4 REGISTRI
- #8 ÷ #10: CALCOLO DEL VALORE PROVVISORIO DI A+BC.
- #11: CALCOLO DELL'ULTIMA PARTE E CARICAMENTO DEL VALORE FINALE PRIMO NEL PRIMO FLIP-FLOP (Y0)
- #12: LETTURA DELLA SECONDA RIGA
- #8 ÷ 10 + #13: CALCOLO DEL SECONDO ELEMENTO DEL VETTORE FINALE NEL FF (Y1)
- #14: LETTURA DELLA TERZA RIGA
- #8 ÷ 10 + #15: CALCOLO DEL TERZO ELEMENTO DEL VETTORE FINALE NEL FF (Y2)
- #16: LETTURA DELLA QUARTA RIGA
- #8 ÷ 10 + #17: CALCOLO DEL QUARTO ELEMENTO DEL VETTORE FINALE NEL FF (Y3) E GENERAZIONE DELL'INTERRUPT.
- #DOVE C'E' IL VUOTO SIGNIFICA φ.

SELEZIONE DELLA RIGA DELLA MATRICE

ABILITAZIONE DELL'USCITA DELL'ELEMENTO DELLA RIGA DELLA MATRICE

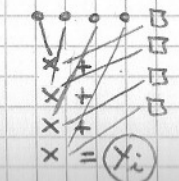
SELEZIONE DEL FF D'USCITA

SELEZIONE DEI FF TEMPORANEI

EVENTUALE PER L'USCITA

	1°	2°	3°	4°
0	1	1	1	
0	1	0	0	
1	0	1	0	
0	1	0	1	

PROCESSAMENTO



SELEZIONE DELLA RIGA

- ### • REALIZZAZIONE SCO:
- DI TIPO MOORE
  - 17 STATI ⇒ 5 BIT
  - ROM ⇒ 2<sup>5</sup> X 35
  - PAROLA ⇒ 30 + 5 SIGN. STATE
  - REGISTRO D DA 5 BIT