

28/GIUGNO/2002

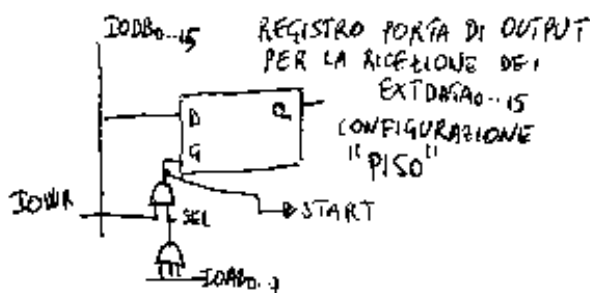
1

INTERFACCIA "IFMAX"

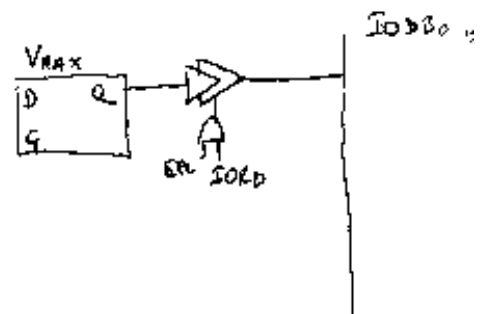
RICEVE ~~LA~~ CONTINUAZIONE DA UN BUS ESTERNO EXTDATA₀₋₁₅ dati numerici paralleli a 16 bit in complemento a 2, SINCRONIZATI CON UN CLOCK ESTERNO EXTCLK. IFMAX riceve dalla CPU massima un blocco di 256 dati consecutivi calcola il Vmax e lo trasmette alla CPU. A sua volta la CPU memorizza in una variabile Vminmax il minimo dei valori Vmax ricevuti.

SCA

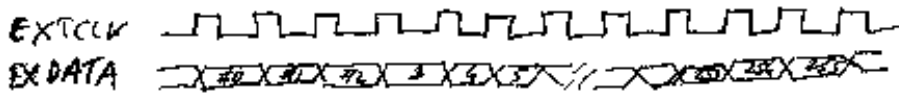
GESTIONE PORTE DI INPUT/OUTPUT



PORTE DI INPUT



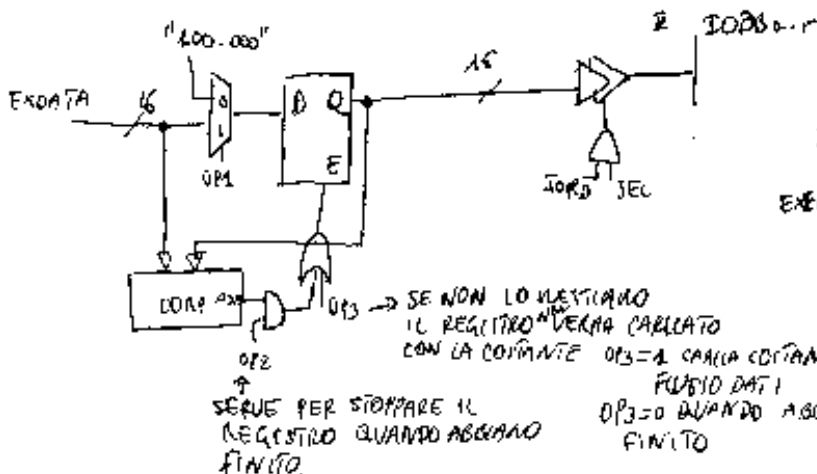
SINCRONIZZAZIONE TRA EXTCLK E EXTDATA



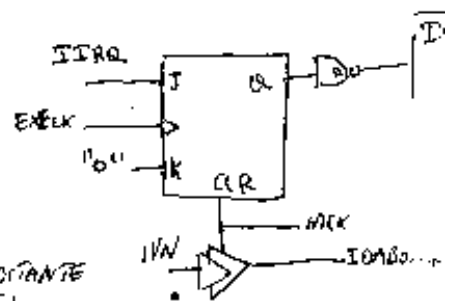
SEGNALI SCO

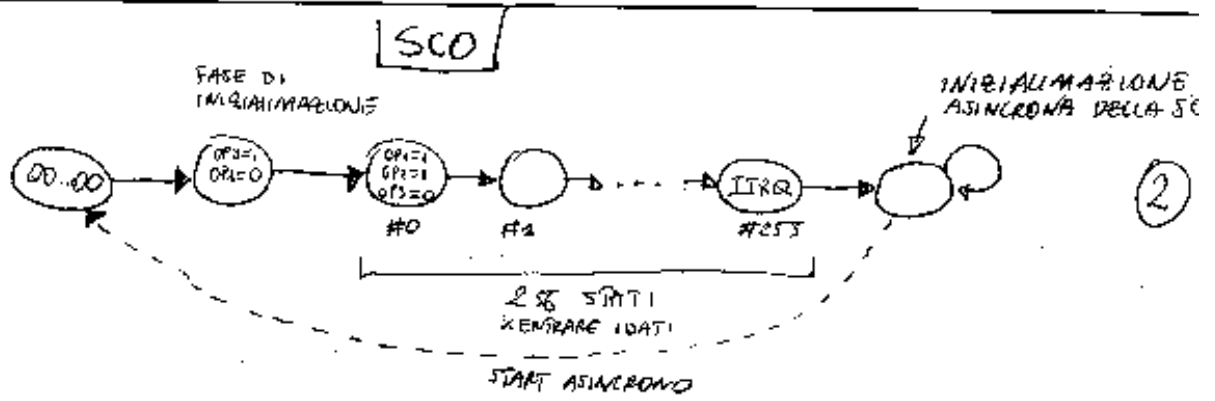
- OP1
- OP2
- OP3

TRATTANDOSI DI UN NUMERO IN COMPLEMENTO A 2 BASTA INIZIARE IL REGISTRO CON UN NUMERO PIU' PICCOLO NEGATIVO "1000...000" = -32768

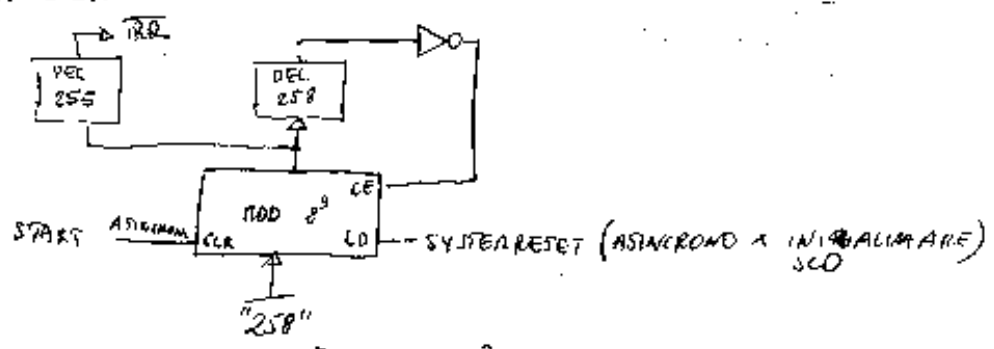


INTERRUPT





$255 + 3 = 258$ STATI
 CONTATORE A 9 bit



DU BONO ??
 deve inizializzare con zero!!