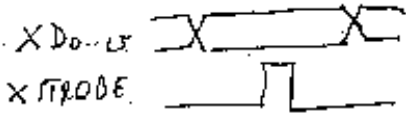


13/DICEMBRE/2002

(1)

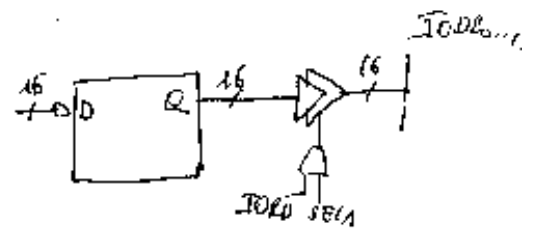
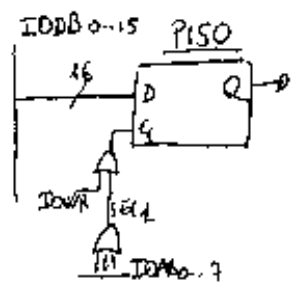
"INTERFACCIA IFPTV"

LA periferica acquisisce dati paralleli da 16 linee XDo-15 sincronizzati col un segnale interno di XSTROBE



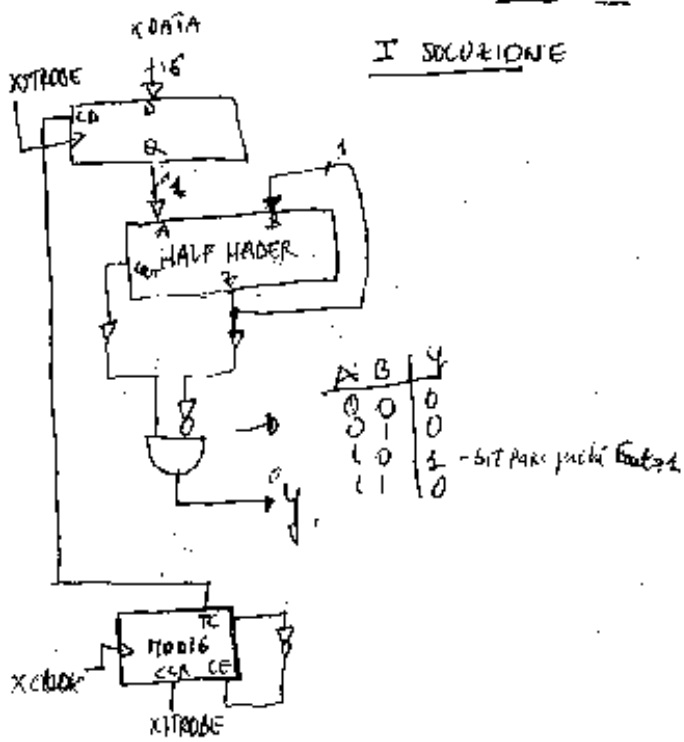
IFPTV verifica le parità di ciascun dato (ovvero che il numero di bit uguali ad 1 sia pari) e, se il dato è corretto, lo invia alle CPU

GESTIONE PORTE OUTPUT/INPUT

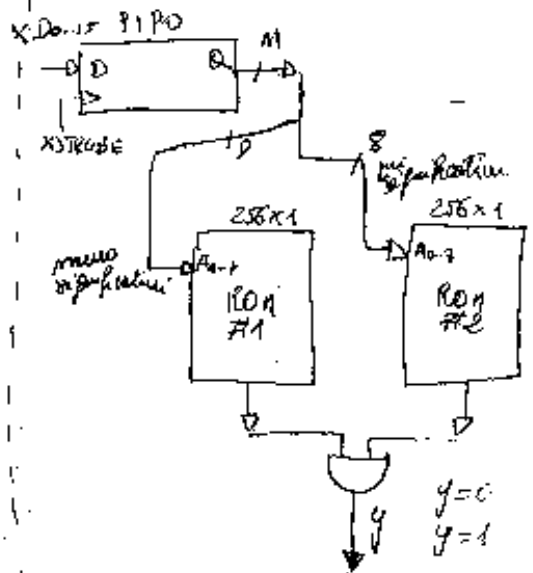


SCA

I SOLUZIONE



II SOLUZIONE



Se il numero è corretto ossia numero di 1 è pari lo manda alla CPU PD32.

(2)

