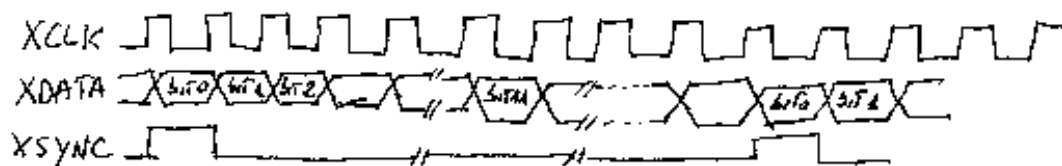


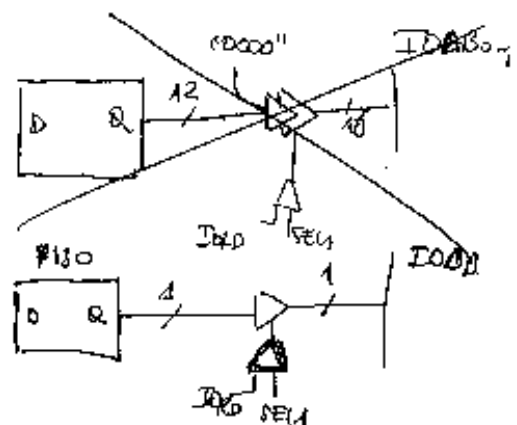
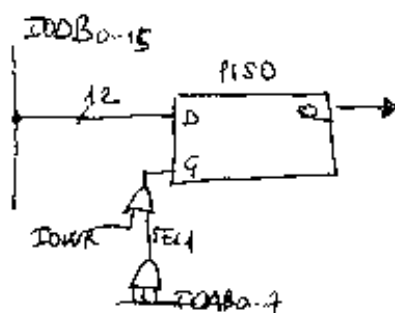
9/SETTEMBRE/2002

"INTERFACCIA SEROUT"

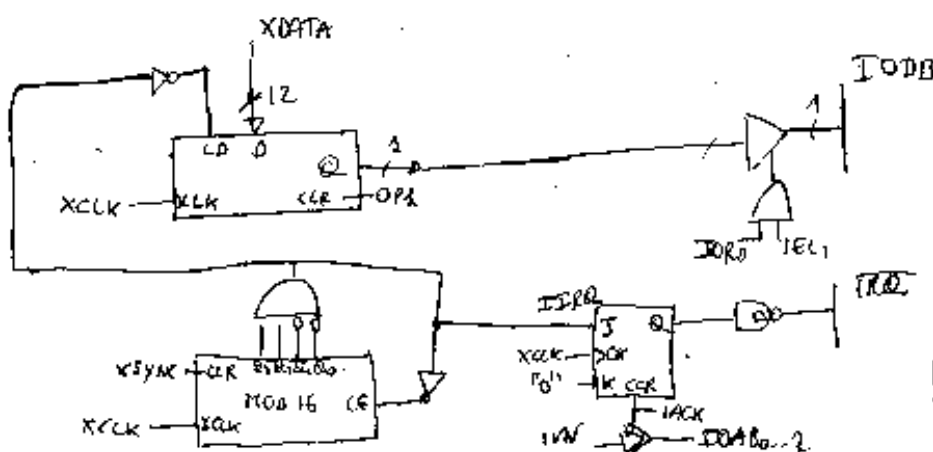
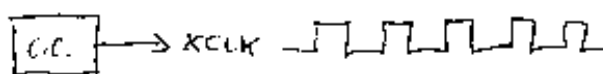
CPU P082 preleva dati a 12 bit da un buffer circolare da 2048 words li trasmette ad una interfaccia SEROUT, che li serializza su una linea XDATA sincronizzandosi ad un XCLK, generato internamente all'interfaccia. Il bit meno significativo (bit 0) di ciascuna parola da 12 bit viene emesso per prima ed identificato da un segnale XSYNC, anch'esso generato da Serout.



GESTIONE PORTE DI OUTPUT/INPUT



GENERATORE DI CLOCK



SCO

